



双声道 AB/D 类音频功率放大器（内置 BOOST 升压）

1 NS4823特性

- 推荐工作电压：3V-5.5V
- 内置 BOOST 升压，PVDD 自适应升压
- CTRL 电平设置 AB/D 类模式选择
- 输出功率：
Class AB: 1.6Wx2 (VBAT=4.2V, 4Ω Load, THD+N=10%)
Class D: 6.0Wx2 (VBAT=4.2V, 4Ω Load, THD+N=10%)
- 超低功耗关断功能
- 无需输出 LC 滤波器
- 内置过流/过热/欠压保护功能
- 标准 ESOP16 封装

2 NS4823应用范围

- 蓝牙音响

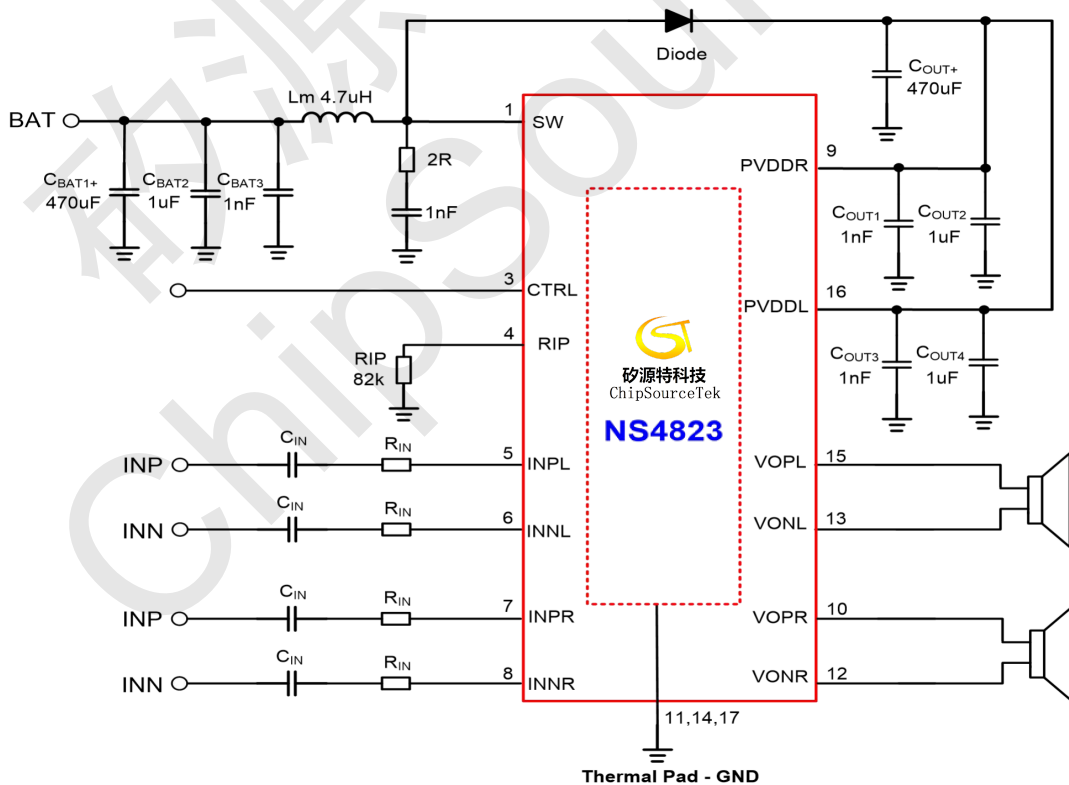
4 NS4823应用电路

- 扩音器
- 其他便携音响

3 NS4823说明

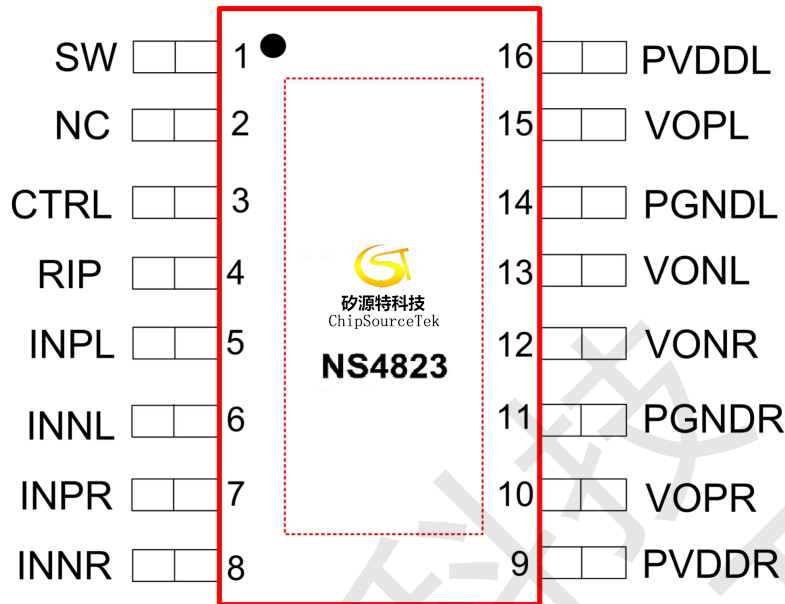
NS4823 是一款内置 BOOST 升压模块的 AB/D 类工作模式可切换的双声道音频功放。NS4823 可以通过电平设置切换 AB/D 类工作模式，以匹配不同的应用环境。PVDD 采用自适应升压工作方式，在空闲模式和极轻负载下 BAT 直供 PVDD；在重载情况下采用 PVDD 升压至固定 7.5V。另外在 Class AB 工作模式下 PVDD 不升压，采用 BAT 直供。NS4823 内置过热/过流/欠压保护等功能，有效地保护芯片在异常工作状况下不被损坏。

NS4823 提供标准的 ESOP16 封装。





5 NS4823管脚配置 (eSOP-16)



编号	管脚名称	管脚描述
1	SW	电感开关节点
2	NC	—
3	CTRL	电平设置控制脚
4	RIP	此脚连接一电阻到 GND
5	INPL	左声道音频输入正端
6	INNL	左声道音频输入负端
7	INPR	右声道音频输入正端
8	INNR	右声道音频输入负端
9	PVDDR	右声道音频供电端
10	VOPR	右声道音频输出正端
11	PGNDR	功率地线
12	VONR	右声道音频输出负端
13	VONL	左声道音频输出负端
14	PGNDL	功率地线
15	VOPL	左声道音频输出正端
16	PVDDL	左声道音频供电端
17	地焊盘	接功率地

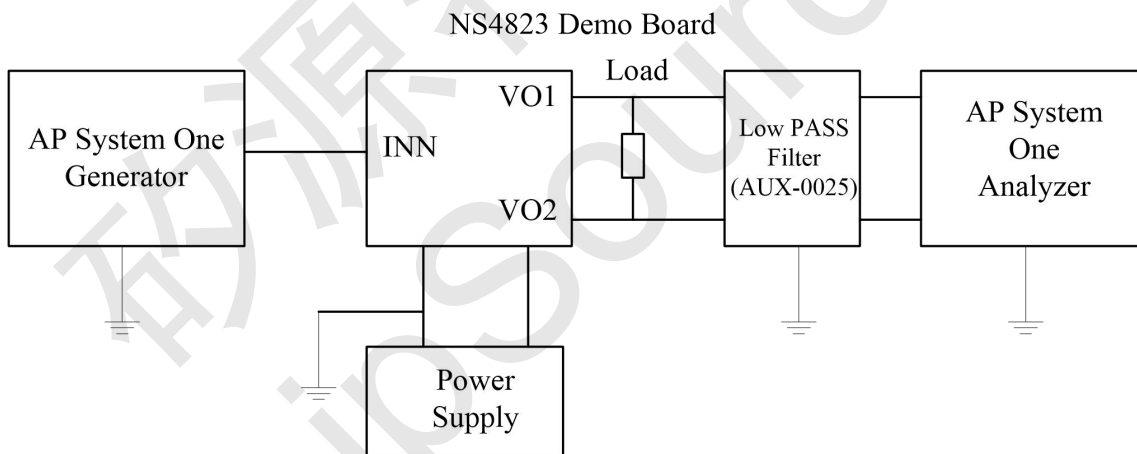


6 NS4823极限工作参数

参数	最小值	最大值	单位
储存温度	-65	150	°C
CTRL 引脚电压	-0.6	PVDD	
PVDD 引脚电压	-0.3	9	V
耐 ESD 电压	2000		V
结温	150		°C
推荐工作温度	-40	85	°C
推荐工作电压	3	5.5	V
焊接温度		260	°C

注：如果器件工作条件超过上述极限值，可能对器件造成永久性损坏。上述参数仅仅是工作条件的极限值，不建议器件工作在推荐条件以外的情况，器件长时间工作在极限条件下，其可靠性及寿命可能受到影响。

7 NS4823测试框图



注：测试 D 类时必须加低通滤波器，一般由 33uH 电感和 1uF 电容构成。为减小功率损耗和干扰噪声，让测试数据更加精准。



8 NS4823电气特性

测试条件: $T_c=25^{\circ}\text{C}$, $V_{\text{BAT}}=4.2\text{V}$, $C_{\text{BAT}}=470\mu\text{F}/1\mu\text{F}$, $C_{\text{PVDD}}=470\mu\text{F}/1\mu\text{F}/1\text{nF}$, $R_{\text{IN_EX}}=0\ \Omega$, $\text{RIP}=82\text{k}$ 。

符号	参数	测试条件	最小值	标准值	最大值	单位
BOOST 升压转换器部分						
V_{BAT}	推荐工作电压		3		5.5	V
$I_{\text{BAT_D}}$	BAT 静态电流	BAT=4.2V, D 类模式		6		mA
$I_{\text{BAT_AB}}$		BAT=4.2V, AB 类模式		22		mA
I_{SD}	关断漏电流	$V_{\text{CTRL}}=0\text{V}$		1		μA
$V_{\text{BAT_UL_OFF}}$	退出欠压阈值	BAT Rising		2.5		V
$V_{\text{BAT_UL_ON}}$	进入欠压阈值	BAT Falling		2.0		V
V_{PVDD}	PVDD 供电电压	BOOST 不升压		BAT		V
		BOOST 升压		7.5		V
$F_{\text{SW_BOOST}}$	BOOST 开关频率			600		kHz
功放部分						
$F_{\text{SW_BTL}}$	载波调制频率	D 类		350		kHz
$G_{\text{dB_D}}$	D 类模式增益	$R_{\text{IN_EX}}=0\ \Omega$		28		dB
$G_{\text{dB_AB}}$	AB 类模式增益	$R_{\text{IN_EX}}=0\ \Omega$		22		dB
$P_{\text{O_AB}}$	输出功率	THD = 1%, f=1KHz, Class AB, $R_{\text{L}}=4\ \Omega$, $V_{\text{BAT}}=4.2\text{V}$		1.3		W
		THD = 10%, f=1KHz, Class AB, $R_{\text{L}}=4\ \Omega$, $V_{\text{BAT}}=4.2\text{V}$		1.6		W
$P_{\text{O_D}}$	输出功率	THD = 1%, f=1KHz, Class D, $R_{\text{L}}=4\ \Omega$, $V_{\text{BAT}}=4.2\text{V}$		5.2		W
		THD = 10%, f=1KHz, Class D, $R_{\text{L}}=4\ \Omega$, $V_{\text{BAT}}=4.2\text{V}$		6.0		W
η_{D}	D 类模式效率	$R_{\text{IN_EX}}=0\ \Omega$, THD+N=10%, $R_{\text{L}}=4\ \Omega$, $V_{\text{BAT}}=4.2\text{V}$		71.5		%
η_{AB}	AB 类模式效率	$R_{\text{IN_EX}}=0\ \Omega$, THD+N=10%, $R_{\text{L}}=4\ \Omega$, $V_{\text{BAT}}=4.2\text{V}$		66.2		%
$V_{\text{NOISE_D}}$	D 类模式底噪	$R_{\text{IN_EX}}=0\ \Omega$, $V_{\text{BAT}}=4.2\text{V}$		130		μV
		$R_{\text{IN_EX}}=20\text{k}$, $V_{\text{BAT}}=4.2\text{V}$		100		
$V_{\text{NOISE_AB}}$	AB 类模式底噪	$R_{\text{IN_EX}}=0\ \Omega$, $V_{\text{BAT}}=4.2\text{V}$		60		μV
		$R_{\text{IN_EX}}=20\text{k}\ \Omega$, $V_{\text{BAT}}=4.2\text{V}$		50		

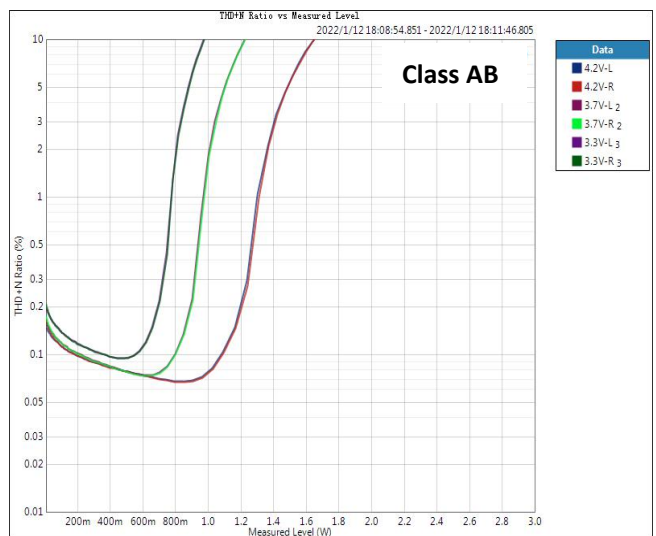
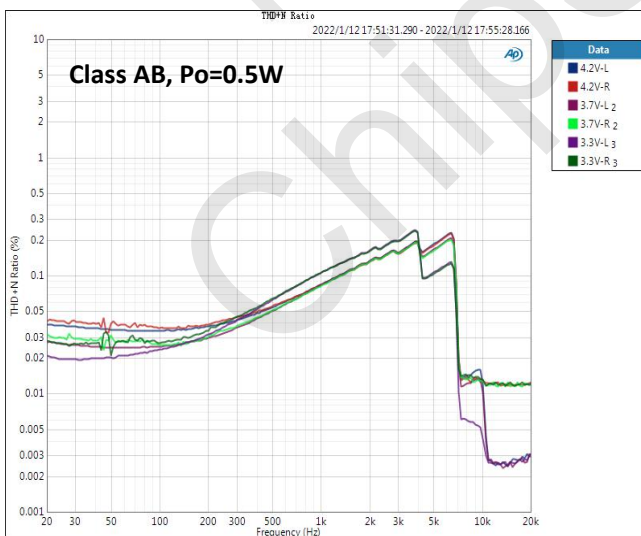
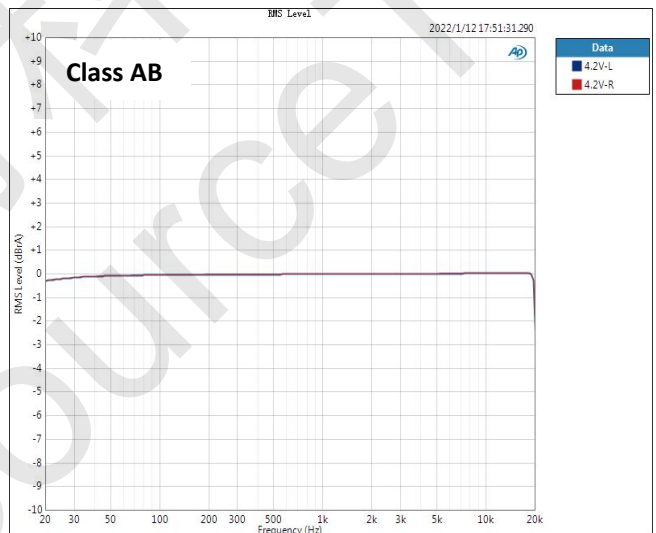
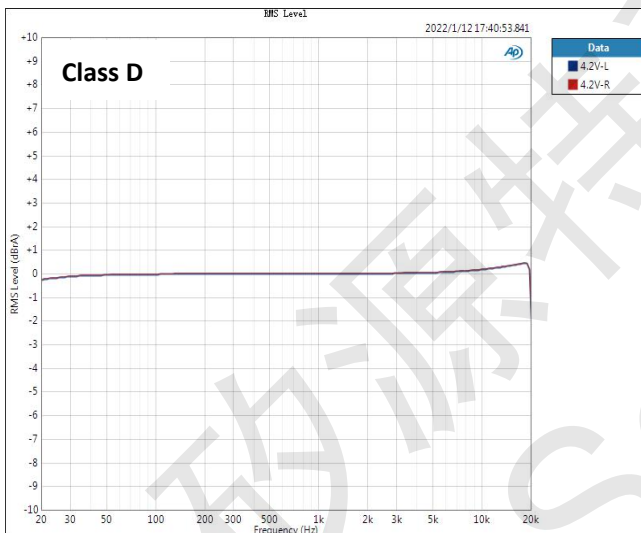
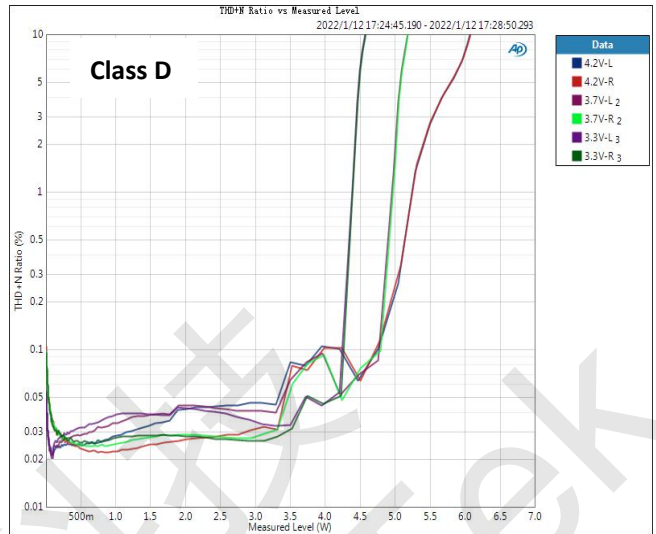
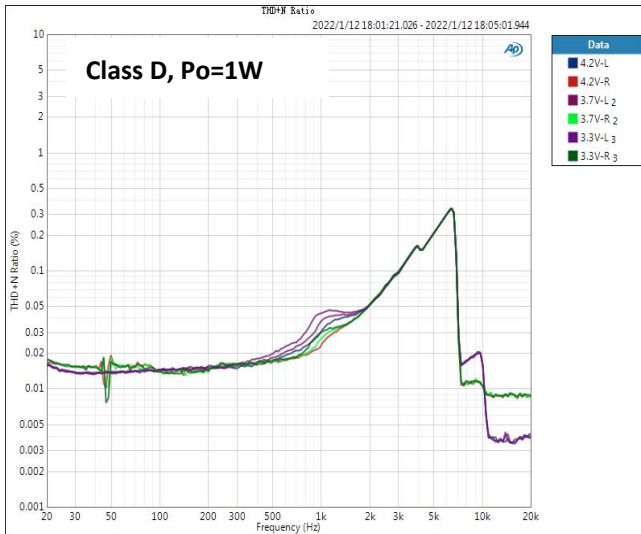


SNR	信噪比	Po=1W, R _{IN_EXT} =20k		83		dB
Stereo Isolation	分离度	Po=1W, R _{IN_EXT} =20k		80		dB
V_{CTL_SD}	CTRL 电平配置	关断模式阈值电压	0		0.5	V
V_{CTL_AB}		AB 类工作模式阈值电压	0.7		1.5	
V_{CTL_D}		D 类工作模式阈值电压	2.4		VBAT	
R_{d_CTRL}	CTRL 下拉电阻			300		k Ω
V_{IN_RMS_BT}	自适应升压阈值	R _{IN_EX} =0 Ω		30		mV _{RMS}
		R _{IN_EX} =20k Ω		65		
T_{PVDD_EXIT}	自适应退出时间			2		s
T_{SD_OFF}	启动时间	关断模式切入工作模式		90		ms



9 NS4823典型特性曲线

测试条件: $R_{IN_EXT}=20k\Omega$, $C_{IN_EXT}=105$, $V_{BAT}=104//470UF$, $L_m=4.7uH$, $PVDD=104//470UF$, Sine-1KHZ-Input:





10 NS4823应用说明

10.1 工作模式设置

NS4823 通过设置 CTRL 管脚电平使功放工作在不同的模式下，如下表：

工作模式	CTRL 电平设置	
MODE	MIN	MAX
关断模式阈值电压	0	0.5
AB 类工作模式阈值电压	0.7	1.5
D 类工作模式阈值电压	2.4	VBAT

关断模式时，NS4823 会关闭内部所有主控电路，以便将关断功耗降至最低。主要的关断电流为功放输出桥式 MOS 管的漏电流。

AB 类工作模式时，升压模块不工作，此时的 PVDD 供电由 BAT 直供。而 D 类工作模式时，芯片会根据音频输入幅度，自动配置 PVDD 升压功能。

10.2 增益计算

NS4823 在芯片内部集成了一个输入电阻 R_{IN_INT} ，当外部不设置输入电阻也可以工作。其增益计算需要将外置输入电阻和内置输入电阻求和，所以增益计算公式为： $A_{VD} = \frac{R_{FB}}{R_{IN_EXT} + R_{IN_INT}}$ ，其中： R_{FB} 为芯片

内部反馈电阻值。芯片工作在 AB 类模式和 D 类模式下反馈电阻和内置输入电阻，如下表：

工作模式	R_{IN_INT}	R_{FB}	$G_{RIN_EXT=0}$
AB 类	17.8K Ω	225k Ω	22dB
D 类	17.8K Ω	450k Ω	28dB

10.3 输入电容 C_{IN} 的选择

输入电容和输入电阻构成高通滤波器，转折频率为： $f_{HPF_IN} = \frac{1}{2\pi \cdot (R_{IN_INT} + R_{IN_EXT}) \cdot C_{IN}}$ 。在很多

应用中，扬声器（Speaker）不能够再现低于 100Hz—150Hz 的低频语音，因此较大的输入电容并不能够改善系统的性能反而导致系统的开/关机 POP 较大。所以除了系统的性能外，开关/切换噪声的抑制性能也受此电容的影响。如果耦合电容大则反馈网络的延迟大，导致 POP 噪声较大。

10.4 C_{BAT} 电容和 C_{PVDD} 电容选择

C_{BAT} 电容和 C_{PVDD} 电容对于 BOOST 升压模块至关重要，为了降低电压纹波，应在靠近引脚位置处放置滤波电容，其容值推荐 $\geq 470\mu F$ ，另外其走线应尽可能的粗和短，以减少寄生电感的引入。同时在 C_{BAT} 电容



和 C_{PVDD} 电容增加去耦电容以滤除高频噪声。去耦电容推荐为 $1nF//1\mu F$ 。

10.5 BOOST 功率电感 L_m 选择

为了降低电感电流的纹波量，一般设置为输入电流的 20%-40%之间，推荐使用 $\geq 4.7\mu H$ 。电感与续流二极管的 SW 节点需要增加 RC 吸收电路，以有效的降低 SW 节点的振铃，减低 EMI 辐射的能量。RC 的位置需要尽可能的靠近 SW 和 GND 的引脚以减小吸收电路与 MOS 管之间的环路，减弱天线效应。

10.6 保护电路

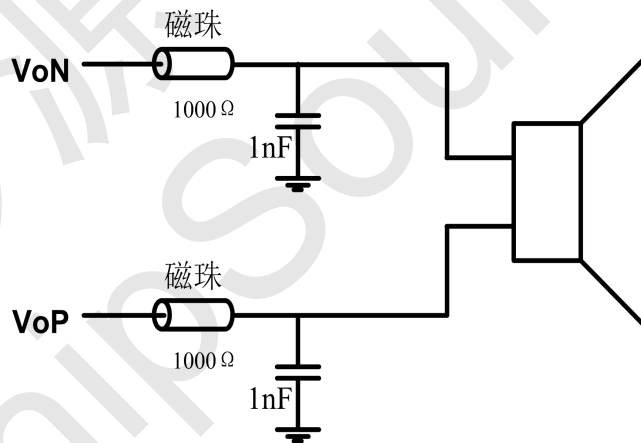
当芯片发生输出引脚之间的短路故障时，过流保护电路会关断芯片以防止芯片被损坏。短路故障消除后，NS4823 自动恢复工作。当芯片温度过高时，芯片也会被关断。温度下降后，NS4823 继续正常工作。当电源电压过低时，芯片同样会被关断，电源电压恢复后，芯片会再次启动。

10.7 layout 建议

NS4823 工作 D 类模式时，应该考虑 EMI 干扰。应用时从以下几个方面可以最大限度降低 EMI 干扰：

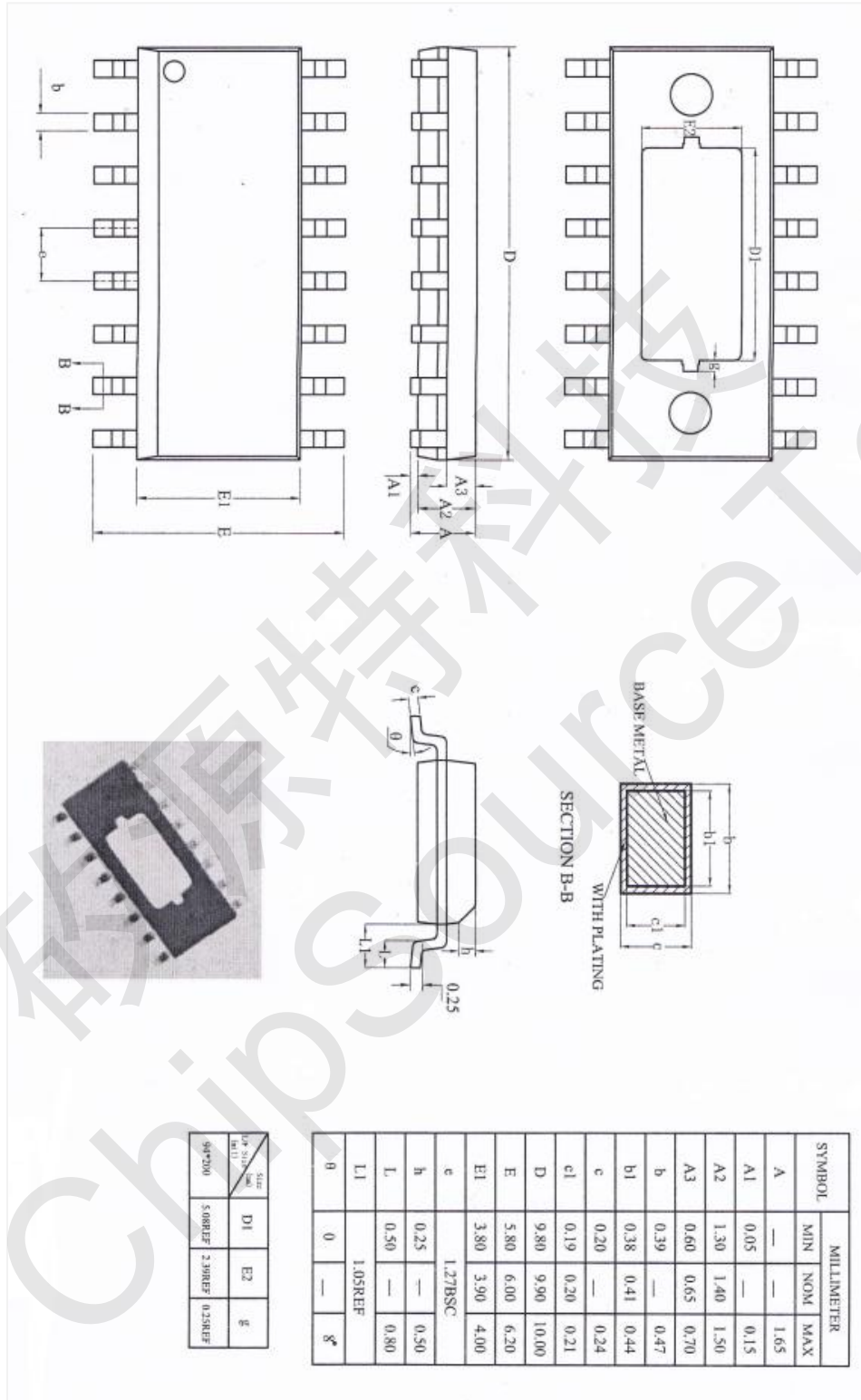
1. 功放输出到喇叭的走线，连线尽量短，尽量宽，而且输出布线，连线尽可能远离敏感信号线和电路。
2. 功放电源脚的退耦电容尽可能靠近芯片引脚。电源线，地线最好采用星形接法。

3. 由于空间限制等原因应用环境比较恶劣时在输出端加磁珠和电容可以有效抑制 EMI 干扰。使用时磁珠和电容尽可能靠近芯片引脚。以下是 NS4823 输出端加了磁珠和电容之后的应用设计参考电路：





11 NS4823封装信息
ESOP-16 封装尺寸图



12 版本修改历史

声明：深圳市矽源特科技有限公司保留在任何时间，并且没有通知的情况下修改产品资料和产品规格的权利，本手册的解释权归深圳市矽源特科技有限公司所有，并负责最终解释。